

ESP32-C5-WROOM-1

ESP32-C5-WROOM-1U

技术规格书 预发布 v0.2

2.4 & 5 GHz 双频 Wi-Fi 6 (802.11ax)、Bluetooth® 5 (LE)、Zigbee 及 Thread (802.15.4) 模组
内置 ESP32-C5 系列芯片，RISC-V 32 位单核处理器
flash 最大可选 16 MB
多达 22 个 GPIO，丰富的外设
板载 PCB 天线或外部天线连接器



ESP32-C5-WROOM-1



ESP32-C5-WROOM-1U



ESPRESSIF

1 模组概述

1.1 特性

CPU 和片上存储器

- 内置 ESP32-C5 芯片, RISC-V 32 位单核处理器, 支持高达 240 MHz 的时钟频率
- ROM: 320 KB
- HP SRAM: 384 KB
- LP SRAM: 16 KB

Wi-Fi

- 工作在 2.4 & 5 GHz 双频段, 1T1R
- 工作信道中心频率范围: 2412 ~ 2484 MHz, 5160 ~ 5885 MHz
- 兼容 IEEE 802.11ax 协议:
 - 仅 20 MHz 非接入点工作模式 (20 MHz-only non-AP mode)
 - 上行、下行正交频分多址接入 (OFDMA), 特别适用于高密度应用下的多用户并发传输
 - 下行多用户多输入多输出 (MU-MIMO), 提升网络容量
 - 波束成形接收端 (Beamforming), 提升信号质量
 - 空间复用 (Spatial reuse), 最大化并行发送
 - 目标唤醒时间 (TWT), 提供更好的节能机制
- 兼容 IEEE 802.11ac 协议:
 - 支持 20 MHz 带宽
- 完全兼容 IEEE 802.11b/g/n 协议:
 - 支持 20 MHz 和 40 MHz 带宽
 - 数据速率高达 150 Mbps
 - 无线多媒体 (WMM)
 - 帧聚合 (TX/RX A-MPDU, TX/RX A-MSDU)
 - 立即块确认 (Immediate Block ACK)
 - 分片和重组 (fragmentation and defragmentation)

- 传输机会 (transmission opportunity, TXOP)
- Beacon 自动监测 (硬件 TSF)
- 4 个虚拟 Wi-Fi 接口
- 同时支持基础结构型网络 (Infrastructure BSS) Station 模式、SoftAP 模式、Station + SoftAP 模式和混杂模式
请注意 ESP32-C5 在 Station 模式下扫描时, SoftAP 信道会同时改变
- 天线分集
- 802.11 mc FTM

蓝牙®

- 低功耗蓝牙 (Bluetooth LE): 通过 Bluetooth 5 认证
- Bluetooth mesh
- 高功率模式 (20 dBm)
- 速率支持 125 Kbps、500 Kbps、1 Mbps、2 Mbps
- 广播扩展 (Advertising Extensions)
- 多广播 (Multiple Advertisement Sets)
- 信道选择 (Channel Selection Algorithm #2)
- 功率控制 (LE Power Control)
- 蓝牙与 2.4 GHz WiFi 共存, 共用 2.4 GHz 天线

IEEE 802.15.4

- 兼容 IEEE 802.15.4-2015 协议
- 工作在 2.4 GHz 频段, 支持 OQPSK PHY
- 数据速率: 250 Kbps
- 支持 Thread 1.3
- 支持 Zigbee 3.0

外设

- GPIO、SPI、并行 IO、UART、I2C、I2S、RMT (TX/RX)、脉冲计数器、LED PWM、USB 串口/JTAG 控制器、MCPWM、TWAI® 控制器、SDIO 2.0 从机控制器、比特调节器、事件任务矩阵、ADC、温度传感器、欠压监测器、模拟电压比较器、系统定时器、通用定时器、RTC 定时器、看门狗定时器等

- SPI flash

天线选型

- ESP32-C5-WROOM-1: 板载 PCB 天线
- ESP32-C5-WROOM-1U: 通过连接器连接外部天线

工作条件

- 工作电压/供电电压: 3.0 ~ 3.6 V
- 工作环境温度: -40 ~ 85 °C

模组集成元件

- 48 MHz 集成晶振

1.2 型号对比

ESP32-C5-WROOM-1 和 ESP32-C5-WROOM-1U 是通用型 2.4 & 5 GHz 双频 Wi-Fi 6 (802.11ax)、Bluetooth® 5 (LE)、Zigbee 及 Thread (802.15.4) 模组，功能强大，具有丰富的外设接口，可用于智能家居、工业自动化、医疗保健、消费电子产品等领域。

ESP32-C5-WROOM-1 采用 PCB 板载天线，ESP32-C5-WROOM-1U 采用连接器连接外部天线。两款模组均有多种型号可供选择，具体见表 1 和 2。

两款模组的系列型号对比如下表所示：

表 1: ESP32-C5-WROOM-1 (天线) 系列型号对比¹

订购代码	flash ^{2,3}	PSRAM	环境温度 ⁴ (°C)	模组尺寸 ⁵ (mm)
ESP32-C5-WROOM-1-N4	4 MB (Quad SPI)	-	-40 ~ 85	18.0 × 27.5 × 3.3
ESP32-C5-WROOM-1-N8R4	8 MB (Quad SPI)	4 MB (Quad SPI)		
ESP32-C5-WROOM-1-N16R4	16 MB (Quad SPI)	4 MB (Quad SPI)		

¹ 本表格中的注释内容与表 2 一致。

表 2: ESP32-C5-WROOM-1U (连接器) 系列型号对比

订购代码	flash ^{2,3}	PSRAM	环境温度 ⁴ (°C)	模组尺寸 ⁵ (mm)
ESP32-C5-WROOM-1U-N4	4 MB (Quad SPI)	-	-40 ~ 85	18.0 × 21.2 × 3.3
ESP32-C5-WROOM-1U-N8R4	8 MB (Quad SPI)	4 MB (Quad SPI)		

² flash 封装在芯片内部。flash 支持：

- 至少 10 万次编程/擦除周期
- 至少 20 年数据保留时间

³ 默认情况下，模组 SPI flash 支持的最大时钟频率为 80 MHz，且不支持自动暂停功能。如需使用 flash 自动暂停功能，请 [联系我们](#)。

⁴ 环境温度指乐鑫模组外部的推荐环境温度。

⁵ 更多关于模组尺寸的信息，请参考章节 [9.1 模组尺寸](#)。

两款模组采用的是 ESP32-C5* 芯片。ESP32-C5 芯片搭载 RISC-V 32 位单核处理器，工作频率高达 240 MHz。您可以关闭 CPU 的电源，利用低功耗协处理器监测外设的状态变化或某些模拟量是否超出阈值。

说明：

关于 ESP32-C5 的更多信息请参考 [《ESP32-C5 系列芯片技术规格书》](#)。

1.3 应用

- 智能家居
- 工业自动化
- 医疗保健
- 消费电子产品
- 智慧农业
- POS 机
- 服务机器人
- 音频设备
- 通用低功耗 IoT 传感器集线器
- 通用低功耗 IoT 数据记录器
- 无线网卡

目录

1	模组概述	2
1.1	特性	2
1.2	型号对比	3
1.3	应用	4
2	功能框图	9
3	管脚定义	10
3.1	管脚布局	10
3.2	管脚描述	11
4	启动配置项	14
4.1	芯片启动模式控制	15
4.2	SDIO 输入采样沿和输出驱动沿控制	16
4.3	ROM 日志打印控制	16
4.4	JTAG 信号源控制	17
4.5	晶振频率选择	18
5	外设	19
5.1	外设概述	19
5.2	外设描述	19
5.2.1	通讯接口	19
5.2.1.1	UART 控制器	19
5.2.1.2	SPI 控制器	20
5.2.1.3	I2C 控制器	20
5.2.1.4	I2S 控制器	21
5.2.1.5	USB 串口/JTAG 控制器	22
5.2.1.6	双线汽车接口	22
5.2.1.7	LED PWM 控制器	23
5.2.1.8	脉冲计数控制器	23
5.2.1.9	电机控制脉宽调制器	23
5.2.1.10	红外遥控	24
5.2.1.11	并行 IO 控制器	24
5.2.1.12	比特调节器	25
5.2.1.13	SDIO 2.0 从机控制器	26
5.2.2	模拟信号处理	26
5.2.2.1	温度传感器	26
5.2.2.2	ADC 控制器	27
5.2.2.3	模拟电压比较器	27
6	电气特性	28
6.1	绝对最大额定值	28
6.2	建议工作条件	28

6.3	直流电气特性 (3.3 V, 25 °C)	28
7	模组原理图	30
8	外围设计原理图	32
9	尺寸规格	34
9.1	模组尺寸	34
9.2	外部天线连接器尺寸	35
10	PCB 封装图形	36
11	产品处理	38
11.1	存储条件	38
11.2	静电放电 (ESD)	38
11.3	回流焊温度曲线	38
11.4	超声波振动	39
	修订历史	40

表格

1	ESP32-C5-WROOM-1（天线）系列型号对比 ¹	3
2	ESP32-C5-WROOM-1U（连接器）系列型号对比	3
3	ESP32-C5-WROOM-1 管脚定义 ¹	11
4	ESP32-C5-WROOM-1U 管脚定义	12
5	strapping 管脚默认配置	14
6	strapping 管脚的时序参数说明	15
7	芯片启动模式控制	15
8	SDIO 输入采样沿/输出驱动沿控制	16
9	UART0 ROM 日志打印控制	17
10	USB 串口/JTAG ROM 日志打印控制	17
11	JTAG 信号源控制	18
12	晶振频率选择	18
13	绝对最大额定值	28
14	建议工作条件	28
15	直流电气特性 (3.3 V, 25 °C)	28

插图

1	ESP32-C5-WROOM-1 功能框图	9
2	ESP32-C5-WROOM-1U 功能框图	9
3	ESP32-C5-WROOM-1 管脚布局（顶视图）	10
4	ESP32-C5-WROOM-1U 管脚布局（顶视图）	11
5	strapping 管脚的时序参数图	15
6	ESP32-C5-WROOM-1 原理图	30
7	ESP32-C5-WROOM-1U 原理图	31
8	ESP32-C5-WROOM-1 外围设计原理图	32
9	ESP32-C5-WROOM-1U 外围设计原理图	32
10	ESP32-C5-WROOM-1 模组尺寸	34
11	ESP32-C5-WROOM-1U 模组尺寸	34
12	外部天线连接器尺寸图	35
13	ESP32-C5-WROOM-1 推荐 PCB 封装图形	36
14	ESP32-C5-WROOM-1U 推荐 PCB 封装图形	37
15	回流焊温度曲线	38

2 功能框图

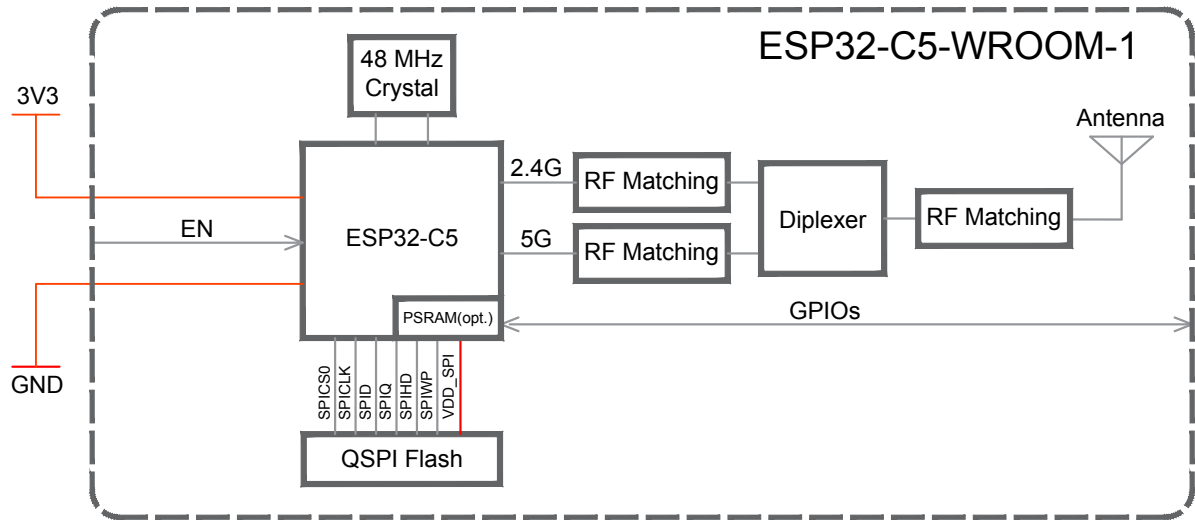


图 1: ESP32-C5-WROOM-1 功能框图

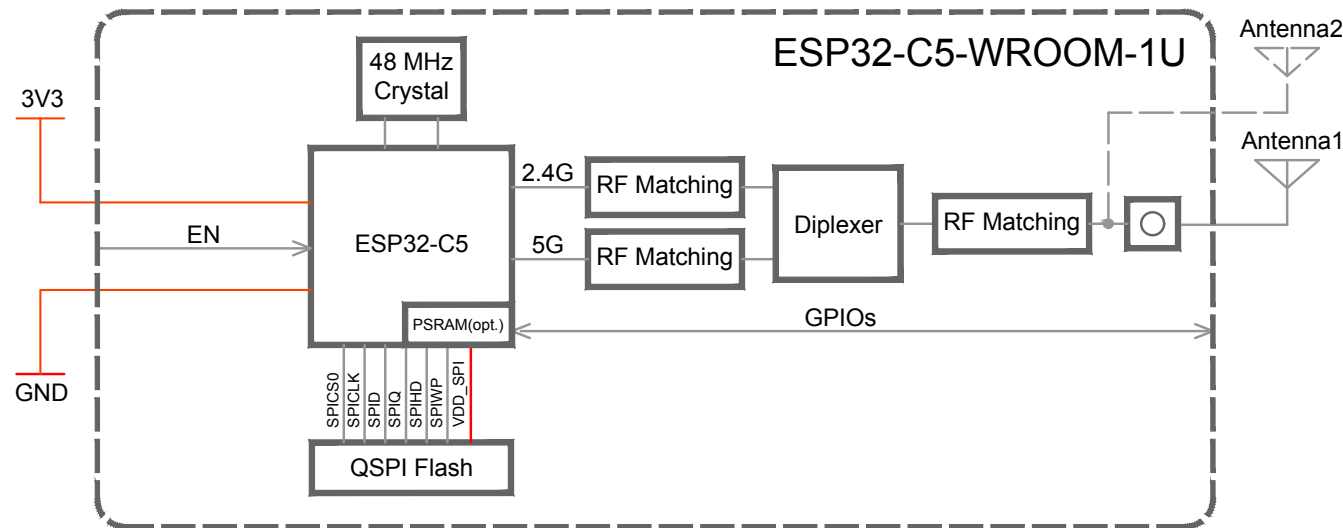


图 2: ESP32-C5-WROOM-1U 功能框图

3 管脚定义

3.1 管脚布局

管脚布局图显示了模组上管脚的大致位置。按比例绘制的实际布局请参考章节 9.1 模组尺寸。

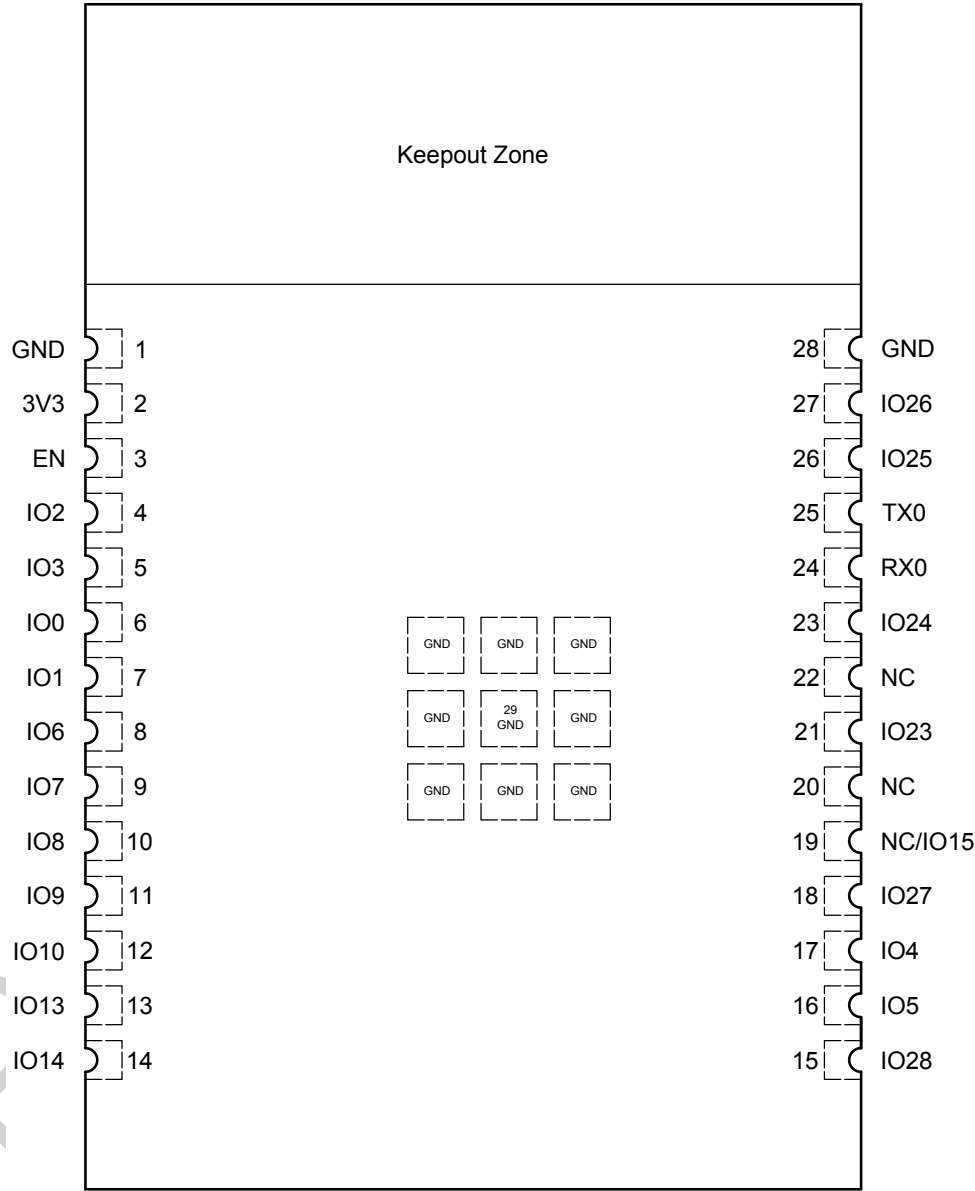


图 3: ESP32-C5-WROOM-1 管脚布局 (顶视图)

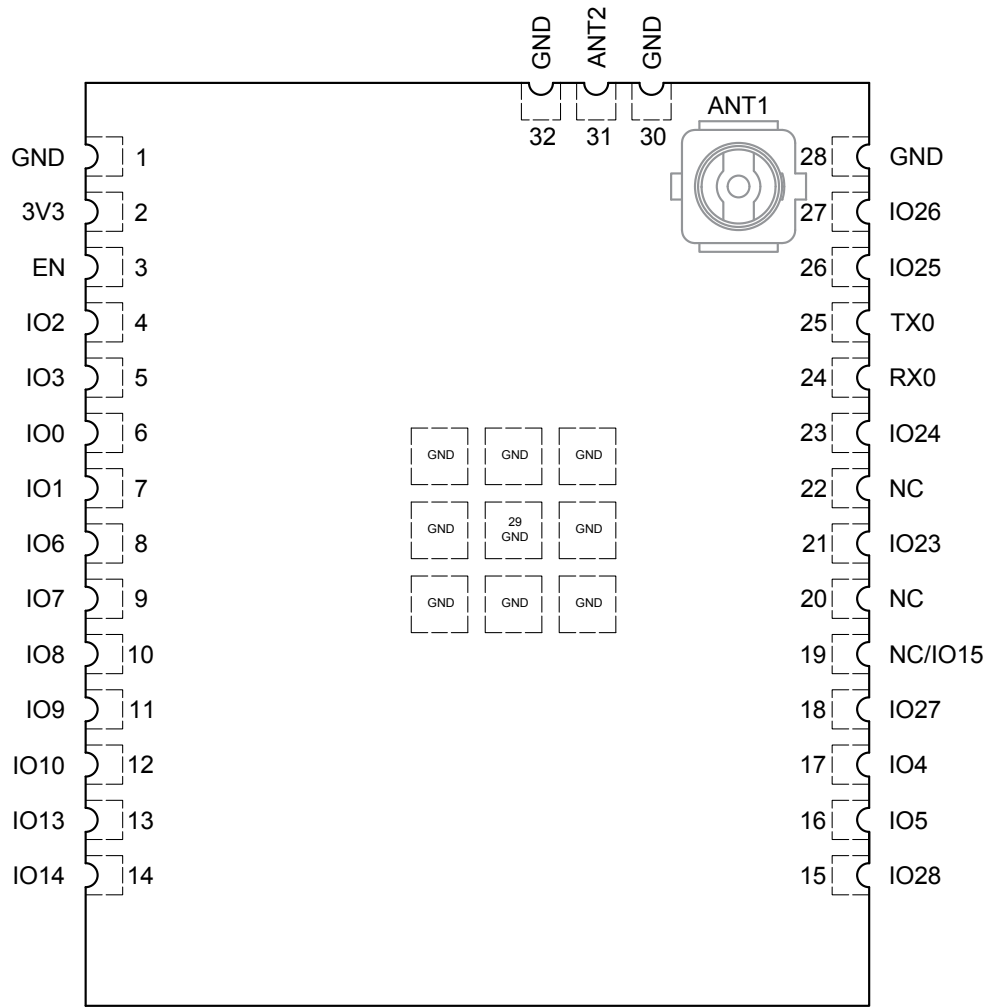


图 4: ESP32-C5-WROOM-1U 管脚布局（顶视图）

3.2 管脚描述

ESP32-C5-WROOM-1 模组共有 29 个管脚，ESP32-C5-WROOM-1U 模组共有 32 个管脚，具体描述参见表 3 [ESP32-C5-WROOM-1 管脚定义¹](#) 和表 4 [ESP32-C5-WROOM-1U 管脚定义](#)。

外设管脚分配请参考章节 [5.2 外设描述](#)。

表 3: ESP32-C5-WROOM-1 管脚定义¹

名称	序号	类型 ²	功能
GND	1	P	接地
3V3	2	P	供电
EN	3	I	高电平：芯片使能； 低电平：芯片关闭； 注意不能让 EN 管脚浮空。
IO2	4	I/O/T	MTMS, GPIO2, LP_GPIO2, LP_UART_RTSN, ADC1_CH1, FSPIQ
IO3	5	I/O/T	MTDI, GPIO3, LP_GPIO3, LP_UART_CTSN, ADC1_CH2
IO0	8	I/O/T	GPIO0, XTAL_32K_P, LP_GPIO0, LP_UART_DTRN

见下页

表 3 - 接上页

名称	序号	类型 ²	功能
IO1	9	I/O/T	GPIO1, XTAL_32K_N, LP_GPIO1, LP_UART_DSRN, ADC1_CH0
IO6	11	I/O/T	GPIO6, LP_GPIO6, LP_I2C_SDA, ADC1_CH5, FSPICLK
IO7	12	I/O/T	GPIO7, LP_GPIO7, LP_I2C_SCL, FSPID, SDIO_DATA1
IO8	16	I/O/T	GPIO8, PAD_COMP0, SDIO_DATA0
IO9	17	I/O/T	GPIO9, PAD_COMP1, SDIO_CLK
IO10	18	I/O/T	GPIO10, FSPICSO, SDIO_CMD
IO13	13	I/O/T	GPIO13, USB_D-, SDIO_DATA3
IO14	14	I/O/T	GPIO14, USB_D+, SDIO_DATA2
IO28	15	I/O/T	GPIO28
IO5	7	I/O/T	MTDO, GPIO5, LP_GPIO5, LP_UART_TXD, ADC1_CH4, FSPIWP
IO4	6	I/O/T	MTCK, GPIO4, LP_GPIO4, LP_UART_RXD, ADC1_CH3, FSPIHD
IO27	10	I/O/T	GPIO27
NC/IO15	19	I/O/T	SPICS1, GPIO15 ³
NC	20	-	空管脚
IO23	21	I/O/T	GPIO23
NC	22	-	空管脚
IO24	23	I/O/T	GPIO24
RX0	24	I/O/T	UORXD, GPIO12
TX0	25	I/O/T	UOTXD, GPIO11
IO25	26	I/O/T	GPIO25
IO26	27	I/O/T	GPIO26
GND	28	P	接地
EPAD	29	P	接地

¹ 本表格中的注释内容与表 4 一致。

表 4: ESP32-C5-WROOM-1U 管脚定义

名称	序号	类型 ²	功能
GND	1	P	接地
3V3	2	P	供电
EN	3	I	高电平：芯片使能； 低电平：芯片关闭； 注意不能让 EN 管脚浮空。
IO2	4	I/O/T	MTMS, GPIO2, LP_GPIO2, LP_UART_RTSN, ADC1_CH1, FSPIQ
IO3	5	I/O/T	MTDI, GPIO3, LP_GPIO3, LP_UART_CTSN, ADC1_CH2
IO0	8	I/O/T	GPIO0, XTAL_32K_P, LP_GPIO0, LP_UART_DTRN
IO1	9	I/O/T	GPIO1, XTAL_32K_N, LP_GPIO1, LP_UART_DSRN, ADC1_CH0
IO6	11	I/O/T	GPIO6, LP_GPIO6, LP_I2C_SDA, ADC1_CH5, FSPICLK
IO7	12	I/O/T	GPIO7, LP_GPIO7, LP_I2C_SCL, FSPID, SDIO_DATA1
IO8	16	I/O/T	GPIO8, PAD_COMP0, SDIO_DATA0
IO9	17	I/O/T	GPIO9, PAD_COMP1, SDIO_CLK

见下页

表 4 – 接上页

名称	序号	类型 ²	功能
IO10	18	I/O/T	GPIO10, FSPICSO, SDIO_CMD
IO13	13	I/O/T	GPIO13, USB_D-, SDIO_DATA3
IO14	14	I/O/T	GPIO14, USB_D+, SDIO_DATA2
IO28	15	I/O/T	GPIO28
IO5	7	I/O/T	MTD0, GPIO5, LP_GPIO5, LP_UART_TXD, ADC1_CH4, FSPIWP
IO4	6	I/O/T	MTCK, GPIO4, LP_GPIO4, LP_UART_RXD, ADC1_CH3, FSPIHD
IO27	10	I/O/T	GPIO27
NC/IO15	19	I/O/T	SPICS1, GPIO15 ³
NC	20	-	空管脚
IO23	21	I/O/T	GPIO23
NC	22	-	空管脚
IO24	23	I/O/T	GPIO24
RX0	24	I/O/T	UORXD, GPIO12
TX0	25	I/O/T	UOTXD, GPIO11
IO25	26	I/O/T	GPIO25
IO26	27	I/O/T	GPIO26
GND	28	P	接地
EPAD	29	P	接地
GND	30	P	接地
ANT2	31	I/O	射频输入和输出
GND	32	P	接地

² P: 电源; I: 输入; O: 输出; T: 可设置为高阻。

³ 在集成封装内 SPI PSRAM 的模组中, 此管脚已用作 SPI PSRAM 的 SPICS1, 不可再用于其他功能; 在未集成封装内 SPI PSRAM 的模组中, 此管脚可用作 GPIO15。

4 启动配置项

说明:

以下内容摘自 [《ESP32-C5 系列芯片技术规格书》](#) > 章节 启动配置项。芯片 Strapping 管脚与模组管脚的对应关系, 可参考章节 7 模组原理图。

芯片在上电或硬件复位时, 可以通过 strapping 管脚和 eFuse 参数配置如下启动参数, 无需微处理器的参与:

- **芯片启动模式**
 - Strapping 管脚: GPIO26、GPIO27 和 GPIO28
- **SDIO 输入采样沿和输出驱动沿控制**
 - Strapping 管脚: GPIO25 和 MTDI
- **ROM 代码日志打印**
 - Strapping 管脚: GPIO27
 - eFuse 参数: EFUSE_UART_PRINT_CONTROL 和 EFUSE_DIS_USB_SERIAL_JTAG_ROM_PRINT
- **JTAG 信号源**
 - Strapping 管脚: GPIO7
 - eFuse 参数: EFUSE_DIS_PAD_JTAG、EFUSE_DIS_USB_SERIAL_JTAG、EFUSE_DIS_USB_JTAG 和 EFUSE_JTAG_SEL_ENABLE
- **晶振频率选择**
 - Strapping 管脚: MTMS (仅在 Joint Download Boot 模式下有效)
 - eFuse 参数: EFUSE_XTAL_48M_SEL 和 EFUSE_XTAL_48M_SEL_MODE

上述 eFuse 参数的默认值均为 0, 也就是说没有烧写过。eFuse 只能烧写一次, 一旦烧写为 1, 便不能恢复为 0。

上述 strapping 管脚如果没有连接任何电路或连接的电路处于高阻抗状态, 则其默认值 (即逻辑电平值) 取决于管脚内部弱上拉/下拉电阻在复位时的状态。

表 5: strapping 管脚默认配置

strapping 管脚	默认配置	值
GPIO25	浮空	-
GPIO26	浮空	-
GPIO27	上拉	1
GPIO28	上拉	1
GPIO7	浮空	-
MTMS	浮空	-
MTDI	浮空	-

要改变 strapping 管脚的值, 可以连接外部下拉/上拉电阻。

所有 strapping 管脚都有锁存器。系统复位时，锁存器采样并存储相应 strapping 管脚的值，一直保持到芯片掉电或关闭。锁存器的状态无法用其他方式更改。因此，strapping 管脚的值在芯片工作时一直可读取，并可在芯片复位后作为普通 IO 管脚使用。

strapping 管脚的信号时序需遵循表 6 和图 5 所示的建立时间和保持时间。

表 6: strapping 管脚的时序参数说明

参数	说明	最小值 (ms)
t_{SU}	建立时间，即拉高 CHIP_PU 激活芯片前，电源轨达到稳定所需的时间	0
t_H	保持时间，即 CHIP_PU 已拉高、strapping 管脚变为普通 IO 管脚开始工作前，可读取 strapping 管脚值的时间	3

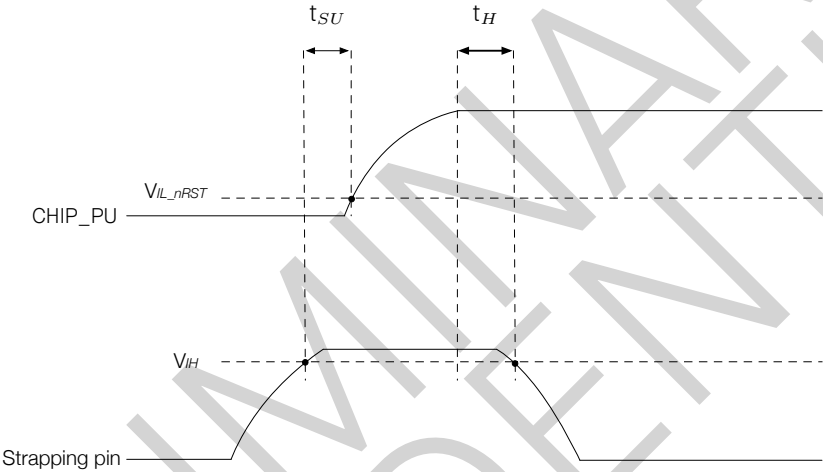


图 5: strapping 管脚的时序参数图

4.1 芯片启动模式控制

复位释放后，GPIO27 和 GPIO28 共同决定启动模式。详见表 7 芯片启动模式控制。

表 7: 芯片启动模式控制

启动模式	GPIO26	GPIO27	GPIO28
SPI Boot¹	任意值	任意值	1¹
Joint Download Boot 0 ²	任意值	1	0
Joint Download Boot 1 ³	0	0	0

¹ 加粗表示默认值和默认配置。
² Joint Download Boot 0 模式下支持以下下载方式：
 • USB-Serial-JTAG Download Boot
 • UART Download Boot
 • SPI Slave Download Boot （仅限 ECO1）
³ Joint Download Boot 1 模式下支持以下下载方式：
 • UART Download Boot
 • SDIO Download Boot

在 SPI Boot 模式下，ROM 引导加载程序通过从 SPI flash 中读取程序来启动系统。

在 Joint Download Boot 0 模式下，用户可通过 UART0、USB 或 SPI Slave 接口将二进制文件下载至 flash，或将二进制文件下载至 SRAM 并运行 SRAM 中的程序。

在 Joint Download Boot 1 模式下，用户可通过 UART0、SDIO 接口将二进制文件下载至 flash，或将二进制文件下载至 SRAM 并运行 SRAM 中的程序。

4.2 SDIO 输入采样沿和输出驱动沿控制

GPIO25 和 MTDI 管脚可用于调节 SDIO 输入采样沿和输出驱动沿。详见表 8 SDIO 输入采样沿/输出驱动沿控制。

表 8: SDIO 输入采样沿/输出驱动沿控制

沿控制	GPIO25	MTDI
下降沿采样下降沿输出	0	0
下降沿采样上升沿输出	0	1
上升沿采样下降沿输出	1	0
上升沿采样上升沿输出	1	1

¹ GPIO25 和 MTDI 默认浮空，以上均非默认配置。

4.3 ROM 日志打印控制

系统启动过程中，ROM 代码日志可打印至：

- (默认) UART0 和 USB 串口/JTAG 控制器
- UART0
- USB 串口/JTAG 控制器

要将 ROM 日志打印至 **UART0** 或 **USB 串口/JTAG 控制器**，详见下文。

EFUSE_UART_PRINT_CONTROL 和 GPIO27 控制 ROM 日志打印至 **UART0**，如表 9 **UART0 ROM 日志打印控制** 所示。

表 9: UART0 ROM 日志打印控制

UART0 ROM 日志打印	Register ²	eFuse ³	GPIO27
启动过程中，ROM 代码日志始终打印至 UART0	0	0(0b00)	x ⁴
启动过程中使能打印		1(0b01)	0
启动过程中关闭打印			1
启动过程中关闭打印		2(0b10)	0
启动过程中使能打印			1
启动过程中关闭打印		3(0b11)	x
启动过程中关闭打印	1	x	x

¹ 加粗表示默认值和默认配置。
² 寄存器：LP_AON_STORE4_REG[0]
³ eFuse: EFUSE_UART_PRINT_CONTROL
⁴ x: x 表示该值被忽略，任何取值不影响该状态。

EFUSE_DIS_USB_SERIAL_JTAG_ROM_PRINT 控制 **USB 串口/JTAG 控制器 ROM 日志打印**，如表 10 [USB 串口/JTAG ROM 日志打印控制](#) 所示。

表 10: USB 串口/JTAG ROM 日志打印控制

USB 串口/JTAG ROM 日志打印控制	EFUSE_DIS_USB_SERIAL_JTAG_ROM_PRINT
使能	0
关闭	1
	忽略

¹ 加粗表示默认值和默认配置。

4.4 JTAG 信号源控制

在系统启动早期阶段，GPIO7 可用于控制 JTAG 信号源。该管脚没有内部上下拉电阻，strapping 的值必须由不处于高阻抗状态的外部电路控制。

如表 11 所示，GPIO7 与 EFUSE_DIS_PAD_JTAG、EFUSE_DIS_USB_SERIAL_JTAG、EFUSE_DIS_USB_JTAG 和 EFUSE_JTAG_SEL_ENABLE 共同控制 JTAG 信号源。

表 11: JTAG 信号源控制

JTAG 信号源	eFuse 1 ²	eFuse 2 ³	eFuse 3 ⁴	eFuse 4 ⁵	GPI07
USB 串口/JTAG 控制器 ⁷	0	0	0	0	x ⁶
				1	1
JTAG 管脚 MTDI、MTCK、MTMS 和 MTDO					0
	1	1	x	x	x
		x	1		
USB 串口/JTAG 控制器 ⁷		0	0		
JTAG 关闭		1	x		
		x	1		

¹ 加粗表示默认值和默认配置。

² eFuse 1: EFUSE_DIS_PAD_JTAG

³ eFuse 2: EFUSE_DIS_USB_SERIAL_JTAG

⁴ eFuse 3: EFUSE_DIS_USB_JTAG

⁵ eFuse 4: EFUSE_JTAG_SEL_ENABLE

⁶ x: x 表示该值被忽略, 任何取值不影响该状态。

⁷ 在 Joint Download Boot 1 模式下, USB 串口/JTAG 控制器被强制关闭, JTAG 信号源只能来自 JTAG 管脚。如果 PAD_JTAG 也被禁用, 则 JTAG 功能关闭。

4.5 晶振频率选择

ESP32-C5 可选 40 MHz 和 48 MHz 晶振频率。[启动模式](#) 与 MTMS、EFUSE_XTAL_48M_SEL 和 EFUSE_XTAL_48M_SEL_MODE 共同控制晶振频率。

表 12: 晶振频率选择

晶振频率	启动模式	eFuse 1 ²	eFuse 2 ³	MTMS
40 MHz	SPI Boot	x ⁴	偶数个 1	x
48 MHz			奇数个 1	
40 MHz	Joint Download Boot 0/1	1	偶数个 1	
48 MHz			奇数个 1	
40 MHz		0	x	0 ⁵
48 MHz				1 ⁵

¹ 加粗表示默认值和默认配置。

² eFuse 1: EFUSE_XTAL_48M_SEL_MODE

³ eFuse 2: EFUSE_XTAL_48M_SEL

⁴ x: x 表示该值被忽略, 任何取值不影响该状态。

⁵ 在 Joint Download Boot 0/1 模式下, 用户需要指定 strapping 管脚 MTMS 的电平。

5 外设

5.1 外设概述

ESP32-C5 集成了丰富的外设，包括 SPI、并行 IO、UART、I2C、I2S、RMT (TX/RX)、脉冲计数器、LED PWM、USB 串口/JTAG 控制器、MCPWM、TWAI[®] 控制器、SDIO 2.0 从机控制器、比特调节器、事件任务矩阵、ADC、温度传感器、欠压监测器、模拟电压比较器和多达 22 个 GPIO 等。

关于模组外设的详细信息，请参考 [《ESP32-C5 系列芯片技术规格书》](#) > 章节 功能描述。

说明：

以下内容出自 [《ESP32-C5 系列芯片技术规格书》](#) > 章节 外设。并非所有 IO 信号都在模组上引出，因此这些信息不完全适用于 ESP32-C5-WROOM-1 以及 ESP32-C5-WROOM-1U。

关于外设信号的更多信息，可参考 [《ESP32-C5 技术参考手册》](#) > 章节 外设信号列表。

5.2 外设描述

本章节介绍了芯片上的外设接口，包括扩展芯片功能的通信接口和片上传感器。

5.2.1 通讯接口

本章节介绍了芯片与外部设备和网络进行通信和交互的接口。

5.2.1.1 UART 控制器

ESP32-C5 有三个 UART 接口，即 UART0，UART1 和 LP UART。三个 UART 均支持 CTS 和 RTS 信号的硬件流控以及软件流控（XON 和 XOFF）。

特性

- 可编程波特率，最高可达 5 MBaud
- RAM 由 TX FIFO 和 RX FIFO 共用
- 支持多种数据位和停止位的长度
- 支持奇偶校验位
- 特殊字符 AT_CMD 检测
- 支持 RS485 协议（不适用于 LP UART）
- 支持 IrDA 协议（不适用于 LP UART）
- 使用 GDMA 进行高速数据通信（不适用于 LP UART）
- 接收超时功能
- UART 作为唤醒源
- 软件和硬件流控

管脚分配

UART0 接口连接发送和接收信号 (UOTXD 和 UORXD) 的管脚通过 IO MUX 与 GPIO11 和 GPIO12 复用。其他信号可以通过 GPIO 交换矩阵到任意 GPIO。

LP UART 的管脚通过 LP IO MUX 与 LP_GPIO0 ~ LP_GPIO5 复用。

5.2.1.2 SPI 控制器

ESP32-C5 共有三个 SPI (SPI0、SPI1 和 SPI2)。SPI0 和 SPI1 可以配置成 SPI 存储器模式，SPI2 可以配置成通用 SPI 模式。

特性

- **SPI 存储器 (SPI Memory) 模式**

SPI 存储器模式 (SPI0 和 SPI1) 用于连接 SPI 接口的外部存储器。SPI 存储器模式下数据传输长度以字节为单位，最高支持四线 STR 读写操作。时钟频率可配置，支持的最高时钟频率为 120 MHz。

- **SPI2 通用 SPI (GP-SPI) 模式**

SPI2 既可以配置成主机模式，又可以配置成从机模式。主机模式和从机模式均支持双线全双工和单线、双线或四线半双工通信。通用 SPI 的主机时钟频率可配置，数据传输长度以字节为单位，时钟极性 (CPOL) 和相位 (CPHA) 可配置，可连接 GDMA 通道。

- 在主机模式下，时钟频率最高为 80 MHz，支持 SPI 传输的四种时钟模式。
- 在从机模式下，时钟频率最高为 60 MHz，也支持 SPI 传输的四种时钟模式。

管脚分配

SPI0/1 接口管脚通过 IO MUX 与 GPIO15 ~ GPIO18 和 GPIO20 ~ GPIO22 复用。

SPI2 接口连接数据和时钟信号的管脚通过 IO MUX 与 GPIO2 和 GPIO4 ~ GPIO7 复用。连接片选信号的管脚通过 IO MUX 与 GPIO10 管脚复用。

5.2.1.3 I2C 控制器

ESP32-C5 有一个 I2C 和一个 LP I2C 总线接口，根据您的配置，I2C 总线接口可以用作 I2C 主机或从机模式。LP I2C 总线接口固定用作 I2C 主机模式。

特性

- 标准模式 (100 Kbit/s)
- 快速模式 (400 Kbit/s)
- 速度最高可达 800 Kbit/s，但受制于 SCL 和 SDA 上拉强度
- 7 位寻址模式和 10 位寻址模式
- 双寻址模式
- 7 位广播地址

管脚分配

I2C 管脚可以为任意 GPIO，通过 GPIO 交换矩阵配置。

LP I2C 管脚通过 LP IO MUX 与 LP_GPIO2 和 LP_GPIO3 复用。

5.2.1.4 I2S 控制器

ESP32-C5 有一个标准 I2S 接口，可以以主机或从机模式，在全双工或半双工模式下工作，支持 I2S 串行 8 位、16 位、24 位、32 位的收发数据模式，支持频率从 10 kHz 到 40 MHz 的 BCK 时钟。

I2S 接口连接 GDMA 控制器。支持 TDM Philips、TDM MSB 对齐、TDM PCM 标准、PDM 标准以及 PCM 转 PDM TX 接口。

特性

- 支持主机模式和从机模式
- 支持全双工和半双工通信
- 支持 TX 模块和 RX 模块独立工作或同时工作
- 支持多种音频标准：
 - TDM Philips 标准
 - TDM MSB 对齐标准
 - TDM PCM 标准
 - PDM 标准
- 支持多种 TX/RX 模式
 - TDM TX 模式，最多支持 16 通道
 - TDM RX 模式，最多支持 16 通道
 - PDM TX 模式
 - * 支持原始 PDM 数据发送
 - * 支持将 PCM 数据转换为 PDM 数据发送，最多支持 2 通道
 - PDM RX 模式
 - * 支持原始 PDM 数据接收
- 可配置时钟源，支持最高频率为 240 MHz
- 可配置高精度采样时钟，支持多种采样频率
- 支持 8/16/24/32 位的数据位宽
- TX 模式支持同步计数器
- 支持 ETM 功能
- 支持 GDMA
- 支持 I2S 接口中断

管脚分配

I2S 管脚可以为任意 GPIO，通过 GPIO 交换矩阵配置。

5.2.1.5 USB 串口/JTAG 控制器

ESP32-C5 中包含一个 USB 串口/JTAG 控制器，可用于烧录芯片的外部 flash、读取程序输出的数据以及将调试器连接到正在运行的程序中。任何带有 USB 主机的计算机都可以实现上述功能，无需其他外部组件辅助。

特性

- 兼容 USB 2.0 全速标准，传输速度最高可达 12 Mbit/s（注意，该控制器不支持 480 Mbit/s 的高速传输模式）
- 包含 CDC-ACM 虚拟串口及 JTAG 适配器功能
- 烧录芯片 flash
- 利用紧凑的 JTAG 指令，支持 CPU 调试
- 芯片内部集成的全速 USB PHY

管脚分配

USB 串口/JTAG 控制器管脚通过 IO MUX 与 GPIO13 ~ GPIO14 复用。GPIO13 ~ GPIO14 同样与 SDIO 2.0 从机控制器管脚复用，因此 USB 串口/JTAG 控制器与 SDIO 2.0 从机控制器无法同时使用。

5.2.1.6 双线汽车接口

双线汽车接口 (TWA[®]) 是一种为车载应用设计的多主机、多播通信协议。TWA 控制器用于芯片使用该协议的通信。

特性

- 兼容 ISO11898-1:2015 标准
- RX 缓冲 FIFO：32 ~ 4096 字（1 ~ 204 个 CAN FD 帧，64 字节数据）
- 2 ~ 8 个 TXT 缓冲区（每个可容纳 1 个 CAN FD 帧）
- 32 位从设备存储器接口（APB，AHB，RAM 类接口）
- 支持 ISO 和非 ISO CAN FD 协议
- 支持时间戳和基于时间的传输
- 支持中断
- 操作模式包括：回环模式、总线监视模式、禁止确认应答模式、自检模式、限制操作模式

管脚分配

TWA 管脚可以为任意 GPIO，通过 GPIO 交换矩阵配置。

5.2.1.7 LED PWM 控制器

LED PWM 控制器可以用于生成六路独立的数字波形。

特性

- 波形的周期和占空比可配置，占空比精确度可达 20 位
- 多种时钟源选择，包括 80 MHz PLL 时钟、外置主晶振时钟、内部快速 RC 振荡器时钟
- 可在低功耗模式 (Light-sleep mode) 下工作
- 支持硬件自动步进式地增加或减少占空比，可用于 LED RGB 彩色梯度发生器
- 每个 PWM 生成器包含 16 个占空比渐变区间，用于生成占空比伽玛曲线渐变的信号。每个区间都可以独立配置占空比变化方向（增加或减少）、变化步长、变化次数以及变化频率

管脚分配

LED PWM 管脚可以为任意 GPIO，通过 GPIO 交换矩阵配置。

5.2.1.8 脉冲计数控制器

ESP32-C5 的脉冲计数控制器 (PCNT) 通过七种模式捕捉脉冲并对脉冲边沿计数。

特性

- 四个脉冲计数控制器（单元），各自独立工作，计数范围是 1 ~ 65535
- 每个单元有两个独立的通道，共用一个脉冲计数控制器
- 所有通道均有输入脉冲信号（如 sig_ch0_un）和相应的控制信号（如 ctrl_ch0_un）
- 滤波器独立工作，过滤每个单元输入脉冲信号（sig_ch0_un 和 sig_ch1_un）控制信号（ctrl_ch0_un 和 ctrl_ch1_un）的毛刺
- 每个通道参数如下：
 1. 选择在输入脉冲信号的上升沿或下降沿计数
 2. 在控制信号为高电平或低电平时可将计数模式配置为递增、递减或停止计数
- 最大脉冲频率：40 MHz

管脚分配

脉冲计数控制器管脚可以为任意 GPIO，通过 GPIO 交换矩阵配置。

5.2.1.9 电机控制脉宽调制器

ESP32-C5 包含一个电机控制脉宽调制器 (MCPWM)，可以用于驱动数字马达和智能灯。

特性

- 包含一个时钟分频器（预分频器）、三个 PWM 定时器、三个 PWM 操作器和一个捕捉模块。PWM 定时器用于生成定时参考，PWM 操作器将根据定时参考生成所需的波形

- 任一 PWM 操作器可以使用任一 PWM 定时器的定时参考
- 不同 PWM 操作器可以使用相同 PWM 定时器的定时参考来产生 PWM 信号
- 不同 PWM 操作器可以使用不同 PWM 定时器的值来生成单独的 PWM 信号
- 不同 PWM 定时器可以进行同步

管脚分配

MCPWM 管脚可以为任意 GPIO，通过 GPIO 交换矩阵配置。

5.2.1.10 红外遥控

红外遥控器 (RMT) 支持双通道的红外发射和双通道的红外接收。通过程序控制脉冲波形，遥控器可以支持多种红外协议和单线协议。

特性

- 共配置四个通道：
 - 0 ~ 1 通道支持发送
 - 2 ~ 3 通道支持接收
 - 四个通道共享 192 x 32 位的 RAM
- 发射器支持以下模式：
 - 普通发送模式
 - 乒乓发送模式
 - 载波调制
 - 持续发送模式
 - 多通道同时发送
- 接收器支持以下模式：
 - 普通接收模式
 - 乒乓接收模式
 - 接收滤波
 - 载波解调

管脚分配

RMT 管脚可以为任意 GPIO，通过 GPIO 交换矩阵配置。

5.2.1.11 并行 IO 控制器

ESP32-C5 带有一个 PARLIO 控制器，该外设用于传输并行数据，包含接受和发送两个模块，并连接 GDMA 控制器。全双工模式下最多支持 4 位宽并行数据的接收和发送，半双工模式下最多支持 8 位宽并行数据的接收或者发送。

特性

- 支持多种时钟源选择以及时钟分频，最大时钟频率为 40 MHz
- 接收/发送模块支持对输入时钟和输出时钟分别取反
- 支持 1/2/4/8 位宽的数据接收/发送
- 支持 1/2/4 位宽模式下的接收/发送数据比特采集顺序转换
- 接收模块支持多种接收数据采集模式
- 接收模块支持多种 GDMA EOF 信号生成模式
- 支持对外输出片选信号且该信号的延迟周期可配置
- 支持门控发送时钟

管脚分配

PARLIO 管脚可以为任意 GPIO，通过 GPIO 交换矩阵配置。

5.2.1.12 比特调节器

ESP32-C5 中有大量支持 DMA（直接存储器访问）的外设，它们可以在 CPU 不参与的情况下将数据从存储器传输到外设或从外设传输到存储器，但这需要外设传输的数据格式与软件支持的数据格式相同，如果格式不同，则需要 CPU 重写数据格式，如交换字节、反转字节和左右移位数据。

由于位操作通常相当耗费 CPU 资源，而设计 DMA 的初衷是在传输过程中避免使用 CPU，因此 ESP32-C5 集成了一个比特调节器 (BitScrambler)，专门用于修改存储器和外设之间传输数据的格式，其中一个 RX 通道用于外设到存储器方向的传输，另一个 TX 通道用于存储器到外设方向的传输。除此之外，比特调节器还是一个灵活的可编程状态机，能够执行更高级的操作。

特性

- 一个比特调节器，具有一个 RX 通道（外设到存储器）和一个 TX 通道（存储器到外设）。RX 和 TX 通道为半双工模式，且不可以同时工作
- 支持存储器到存储器的传输
- 每个 DMA 时钟周期最多可处理 32 位数据
- 数据路由存储在指令存储器中的比特调节器程序控制
- 输入寄存器每个时钟周期可读取 0、8、16 或 32 位
- 输出寄存器：
 - 每个时钟周期可写入 0、8、16 或 32 位
 - 输出寄存器位的数据源：64 位输入数据、两个计数器、LUT RAM 数据、上个周期的数据输出、比较器
 - 32 位输出寄存器位中的每一位可以来自数据源的任意位
- 8 x 257 位指令存储器，用于存储八条指令，配置控制流和数据路径
- 2048 字节查找表 (LUT) 存储器，可配置为不同的字宽

管脚分配

比特调节器无需直接与 IO 进行交互，因此无需分配管脚。

5.2.1.13 SDIO 2.0 从机控制器

ESP32-C5 芯片中的 SDIO 2.0 从机控制器提供了对安全数字输入/输出 (SDIO) 设备接口的硬件支持，允许 SDIO 主机通过 SDIO 总线协议访问 ESP32-C5。

特性

- 符合 SDIO 物理层规范 V2.00 和 SDIO 规范 V2.00
- 支持 SPI、1-bit SDIO 和 4-bit SDIO 传输模式
- 0 ~ 50 MHz 时钟范围
- 采样时钟沿或驱动时钟沿可配置
- 为信息交互设定的特定寄存器
- 支持 SDIO 中断机制
- 支持自动填充 SDIO 总线上的发送数据，同样支持自动丢弃 SDIO 总线上的填充数据
- 高达 512 字节的块大小
- 主机与从机 (slave) 间有中断向量可以相互中断对方
- 带有数据传输的 DMA
- 支持在保持连接的状态下进行休眠唤醒

管脚分配

SDIO 2.0 从机控制器管脚通过 IO MUX 与 GPIO7 ~ GPIO10、GPIO13 和 GPIO14 复用。其中 GPIO13 ~ GPIO14 与 USB 串口/JTAG 控制器管脚复用，因此 USB 串口/JTAG 控制器与 SDIO 2.0 从机控制器无法同时使用。

说明：

量产版本支持该外设，ECO1 芯片样品暂不可用。

5.2.2 模拟信号处理

本小节描述芯片上感知和处理现实世界数据的组件。

5.2.2.1 温度传感器

ESP32-C5 搭载了一个温度传感器，用于实时测量芯片内部温度。温度传感器可将输出的电压转换成数字值，并且带有补偿温度偏移的功能。

特性

- 支持软件触发测量温度，且一旦触发后，传感器可持续测量温度，软件可实时读取数据
- 支持硬件触发自动监测温度

- 支持两种自动监测模式且发送中断
- 支持根据使用环境配置温度偏移，提高测试精度
- 温度测量范围可配置
- 支持多个事件任务矩阵 (ETM) 相关的事件和任务

5.2.2.2 ADC 控制器

ESP32-C5 搭载了一个 12 位逐次逼近型模拟数字转换器 (SAR ADC)，用于测量最多来自 6 个管脚上的模拟信号。

特性

- 12 位分辨率
- 支持采集最多 6 个管脚上的模拟信号
- 支持单次采样模式和多通道采样模式
- 在多通道采样模式下，支持：
 - 自定义采样通道顺序
 - 两个滤波器，滤波系数可配
 - 阈值监控，滤波后数据大于设置的高阈值或小于设置的低阈值将产生中断
 - GDMA 连续数据搬运
- 支持多个事件任务矩阵 (ETM) 相关的事件和任务

管脚分配

ADC 控制器管脚与 GPIO1 ~ GPIO6 复用。

5.2.2.3 模拟电压比较器

ESP32-C5 提供了一个模拟电压比较器，包含两个特殊芯片焊盘 (PAD)，可用于比较两个 PAD 的电压大小关系，也可以使用其中一个 PAD 与内部可调节的稳定电压进行比较。

特性

- 参考电压可选择内部参考电压或者外部参考电压
- 内部参考电压支持 $0 \sim 0.7 * VDD_PST$
- 支持 ETM
- 待测电压经过参考电压时，输出中断

管脚分配

模拟电压比较器是专用的 PAD，仅 GPIO8 和 GPIO9 支持，其中 GPIO9 为待测管脚，GPIO8 在使用外部参考电压时为参考管脚。

6 电气特性

本章节提供的电气特性数据暂供参考，在之后发布的版本中可能会更新。

6.1 绝对最大额定值

超出表 13 绝对最大额定值可能导致器件永久性损坏。这只是强调的额定值，不涉及器件在这些或其它条件下超出表 14 建议工作条件技术规格指标的功能性操作。长时间暴露在绝对最大额定条件下可能会影响模组的可靠性。

表 13: 绝对最大额定值

符号	参数	最小值	最大值	单位
VDD33	电源管脚电压	-0.3	3.6	V
T _{STORE}	存储温度	-40	105	°C

6.2 建议工作条件

表 14: 建议工作条件

符号	参数	最小值	典型值	最大值	单位
VDD33	电源管脚电压	3.0	3.3	3.6	V
I _{VDD}	外部电源的供电电流	0.8	—	—	A
T _A	工作环境温度	-40	—	85	°C

6.3 直流电气特性 (3.3 V, 25 °C)

表 15: 直流电气特性 (3.3 V, 25 °C)

符号	参数	最小值	典型值	最大值	单位
C _{IN}	管脚电容	—	2	—	pF
V _{IH}	高电平输入电压	$0.75 \times VDD^1$	—	$VDD^1 + 0.3$	V
V _{IL}	低电平输入电压	-0.3	—	$0.25 \times VDD^1$	V
I _{IH}	高电平输入电流	—	—	50	nA
I _{IL}	低电平输入电流	—	—	50	nA
V _{OH} ²	高电平输出电压	$0.8 \times VDD^1$	—	—	V
V _{OL} ²	低电平输出电压	—	—	$0.1 \times VDD^1$	V
I _{OH}	高电平拉电流 (VDD ¹ = 3.3 V, V _{OH} ≥ 2.64 V, PAD_DRIVER = 3)	—	40	—	mA
I _{OL}	低电平灌电流 (VDD ¹ = 3.3 V, V _{OL} = 0.495 V, PAD_DRIVER = 3)	—	28	—	mA
R _{PU}	上拉电阻	—	45	—	kΩ
R _{PD}	下拉电阻	—	45	—	kΩ
V _{IH_nRST}	芯片复位释放电压	$0.75 \times VDD^1$	—	$VDD^1 + 0.3$	V
V _{IL_nRST}	芯片复位电压	-0.3	—	$0.25 \times VDD^1$	V

¹ VDD 是管脚具体电源域的 I/O 电压。

² V_{OH} 和 V_{OL} 为负载是高阻条件下的测量值。

模组内部元件的电路图。

模组内部元件的电路图。

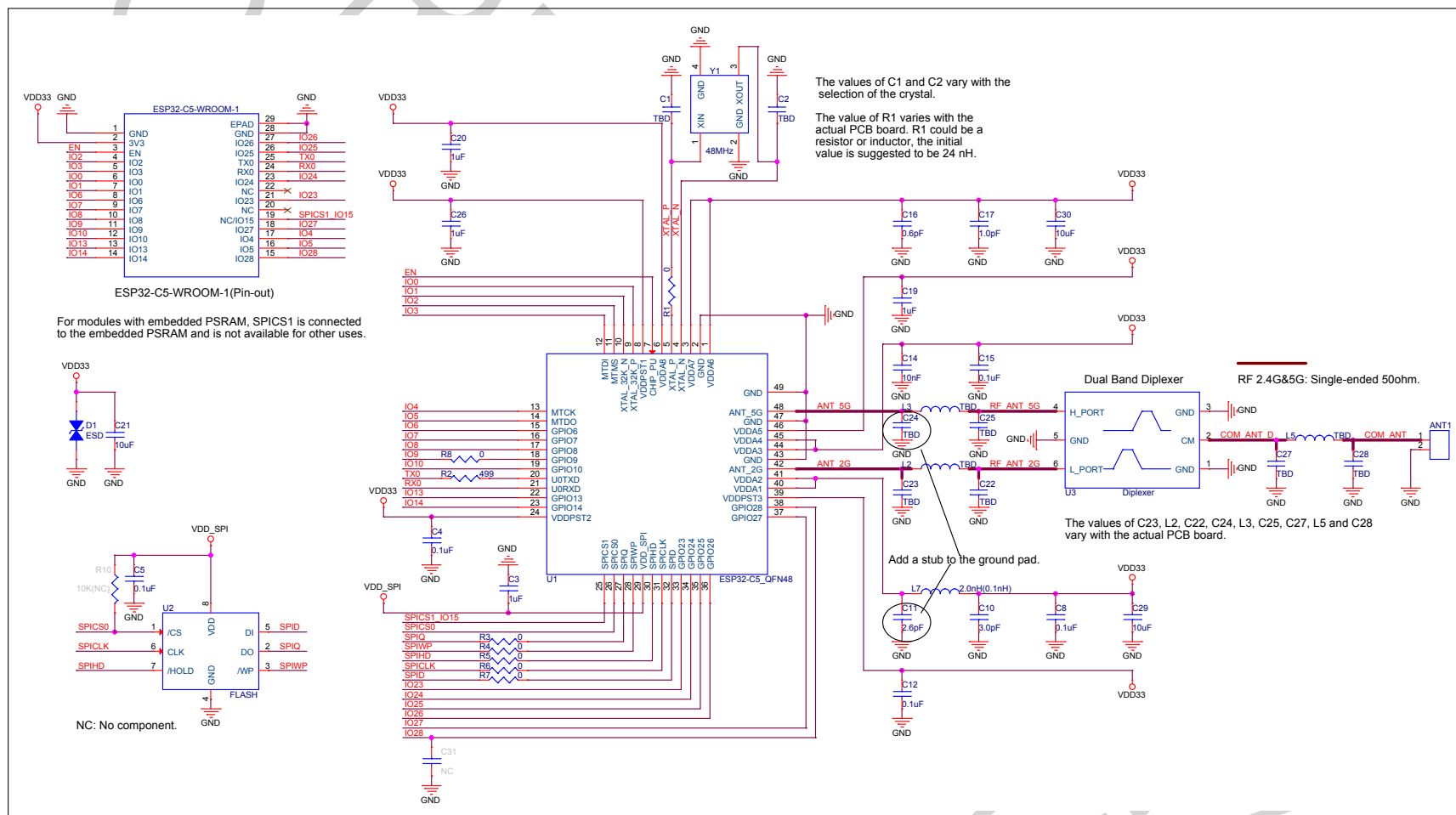


图 6: ESP32-C5-WROOM-1 原理图



8 外围设计原理图

模组与外围器件（如电源、天线、复位按钮、Strap 接口、UART 接口等）连接的应用电路图。

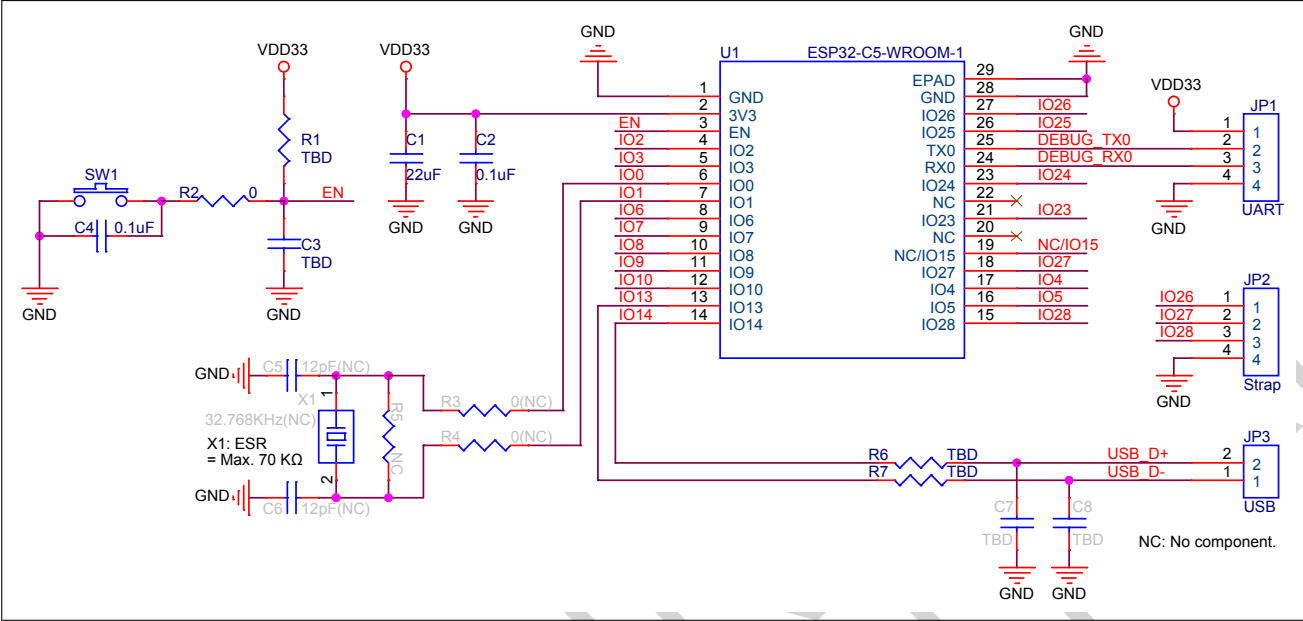


图 8: ESP32-C5-WROOM-1 外围设计原理图

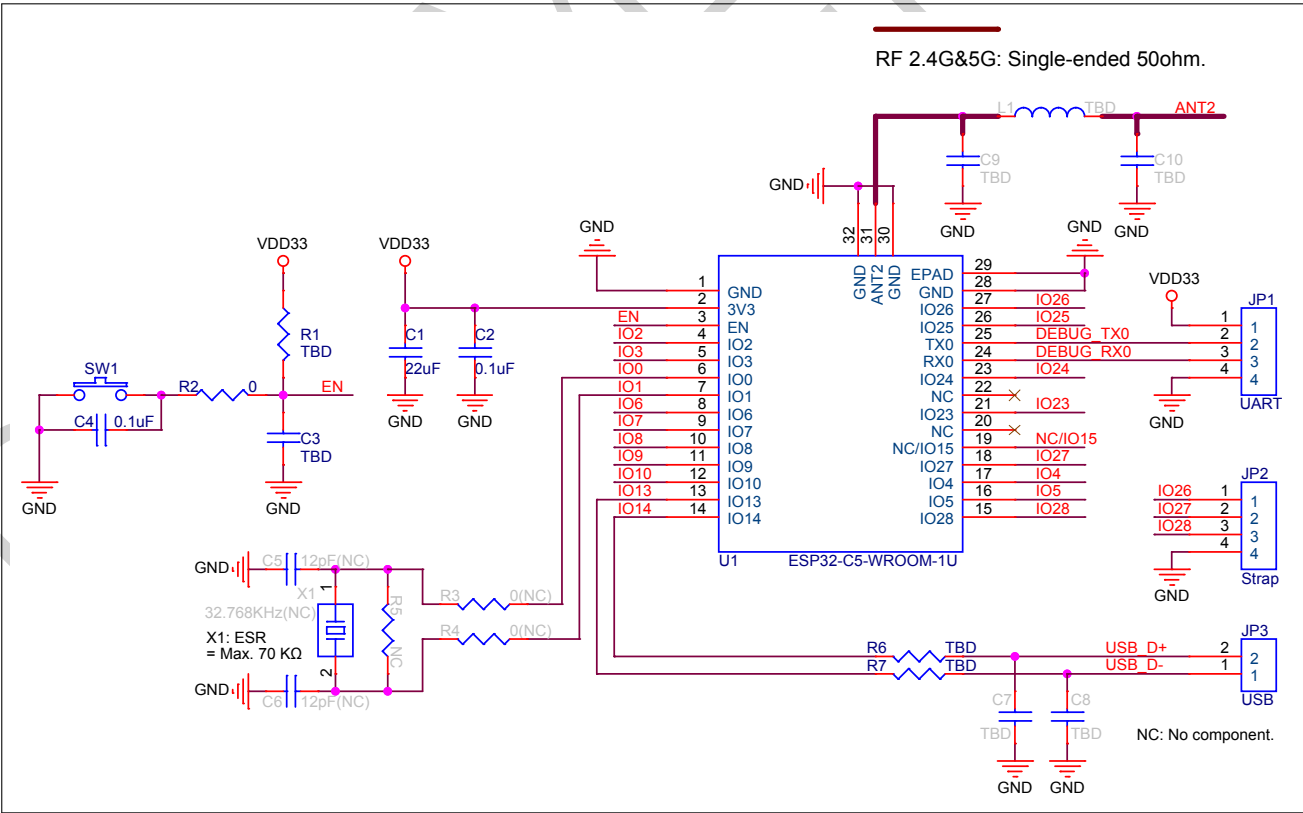


图 9: ESP32-C5-WROOM-1U 外围设计原理图

- 如选用外接天线 ANT2，建议参考上图预留射频电路。

- 建议预留外部接口以便控制 strapping 管脚电平状态，详情请参考章节 4 启动配置项。
- EPAD 可以不焊接到底板，但是焊接到底板的 GND 可以获得更好的散热特性。如果您想将 EPAD 焊接到底板，请确保使用适量焊膏，避免过量焊膏造成模组与底板距离过大，影响管脚与底板之间的贴合。
- 为确保 ESP32-C5 芯片上电时的供电正常，EN 管脚处需要增加 RC 延迟电路。RC 通常建议为 $R = 10\text{ k}\Omega$ ， $C = 1\text{ }\mu\text{F}$ ，但具体数值仍需根据模组电源的上电时序和芯片的上电复位时序进行调整。ESP32-C5 芯片的上电复位时序图可参考 [《ESP32-C5 系列芯片技术规格书》](#) > 章节 电源。

9 尺寸规格

9.1 模组尺寸

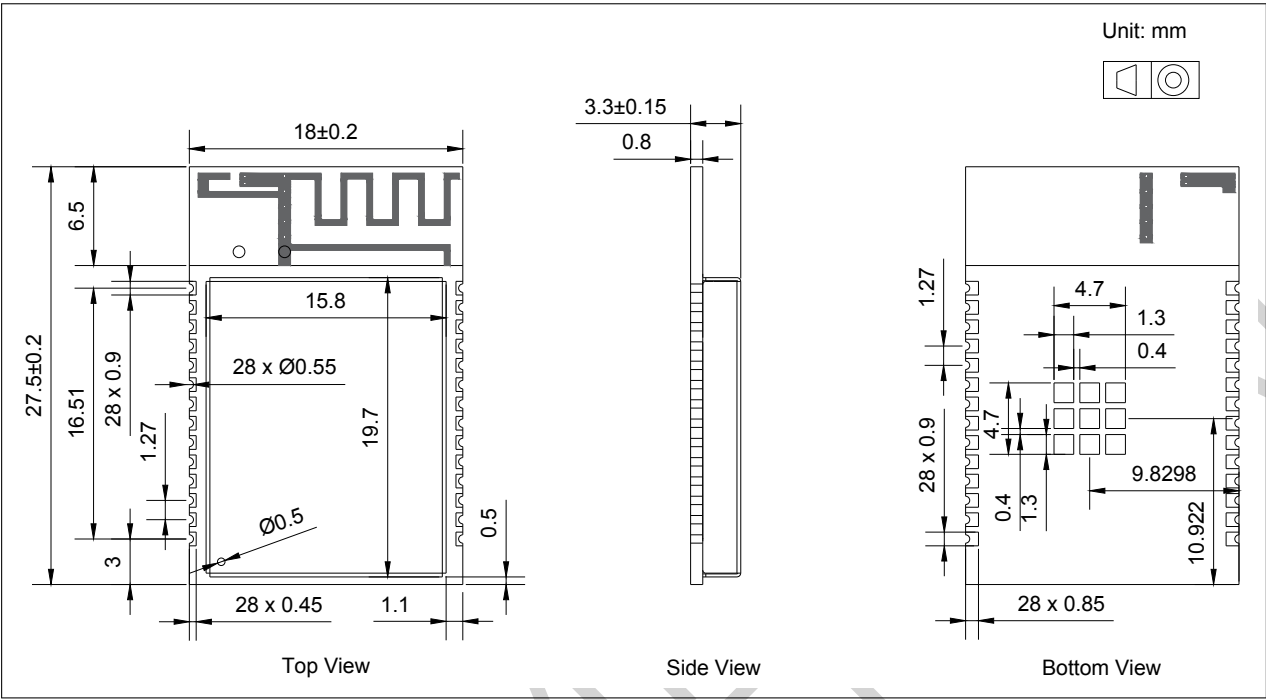


图 10: ESP32-C5-WROOM-1 模组尺寸

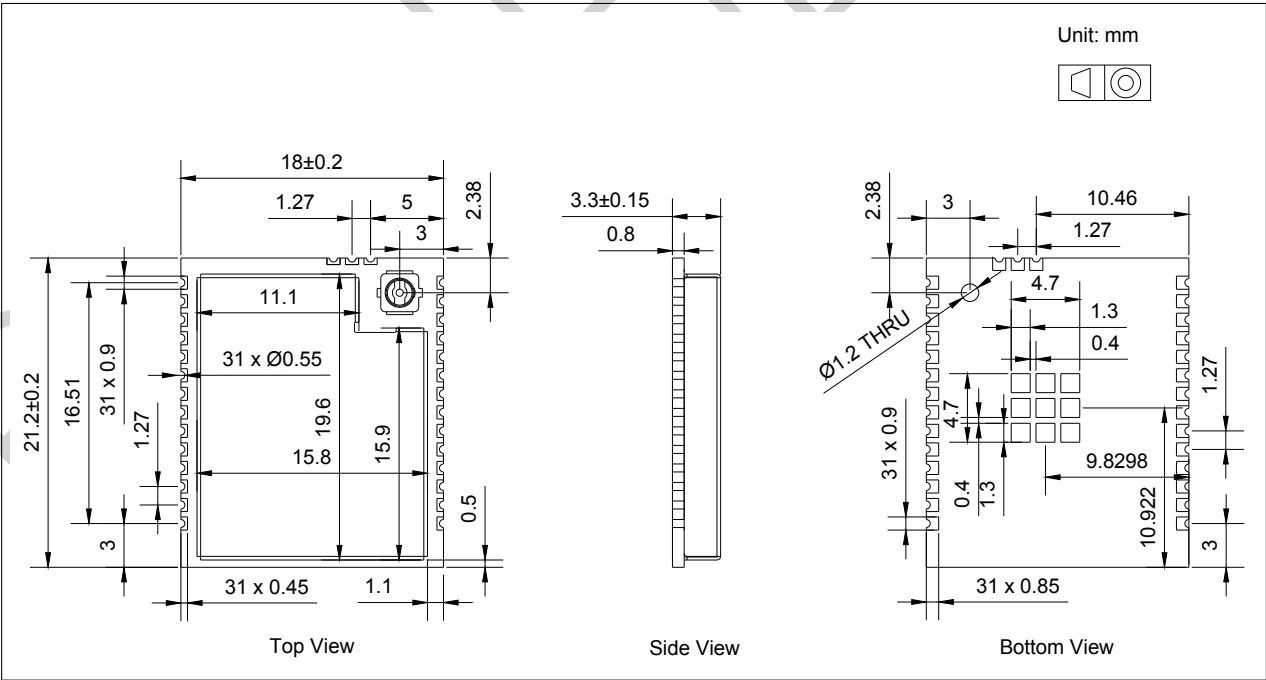


图 11: ESP32-C5-WROOM-1U 模组尺寸

说明:

有关卷带、载盘和产品标签的信息，请参阅 [《乐鑫模组包装信息》](#)。

9.2 外部天线连接器尺寸

ESP32-C5-WROOM-1U 采用图 12 外部天线连接器尺寸图 所示的第一代外部天线连接器，该连接器兼容：

- 广濑 (Hirose) 的 U.FL 系列连接器
- I-PEX 的 MHF I 连接器
- 安费诺 (Amphenol) 的 AMC 连接器

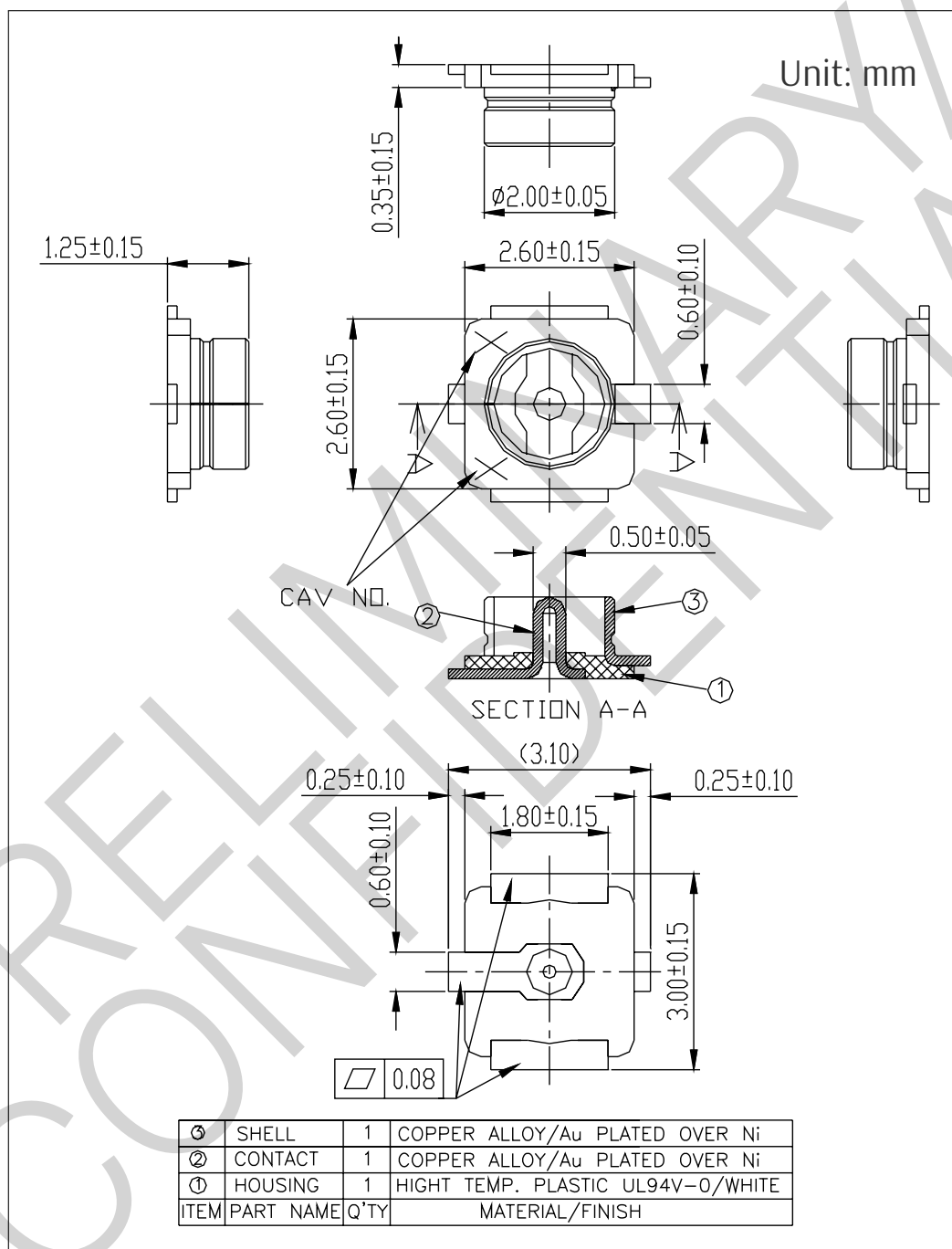


图 12: 外部天线连接器尺寸图

10 PCB 封装图形

本章节提供以下资源供您参考：

- 推荐 PCB 封装图，标有 PCB 设计所需的全部尺寸。详见图 13 ESP32-C5-WROOM-1 推荐 PCB 封装图形和图 14 ESP32-C5-WROOM-1U 推荐 PCB 封装图形。

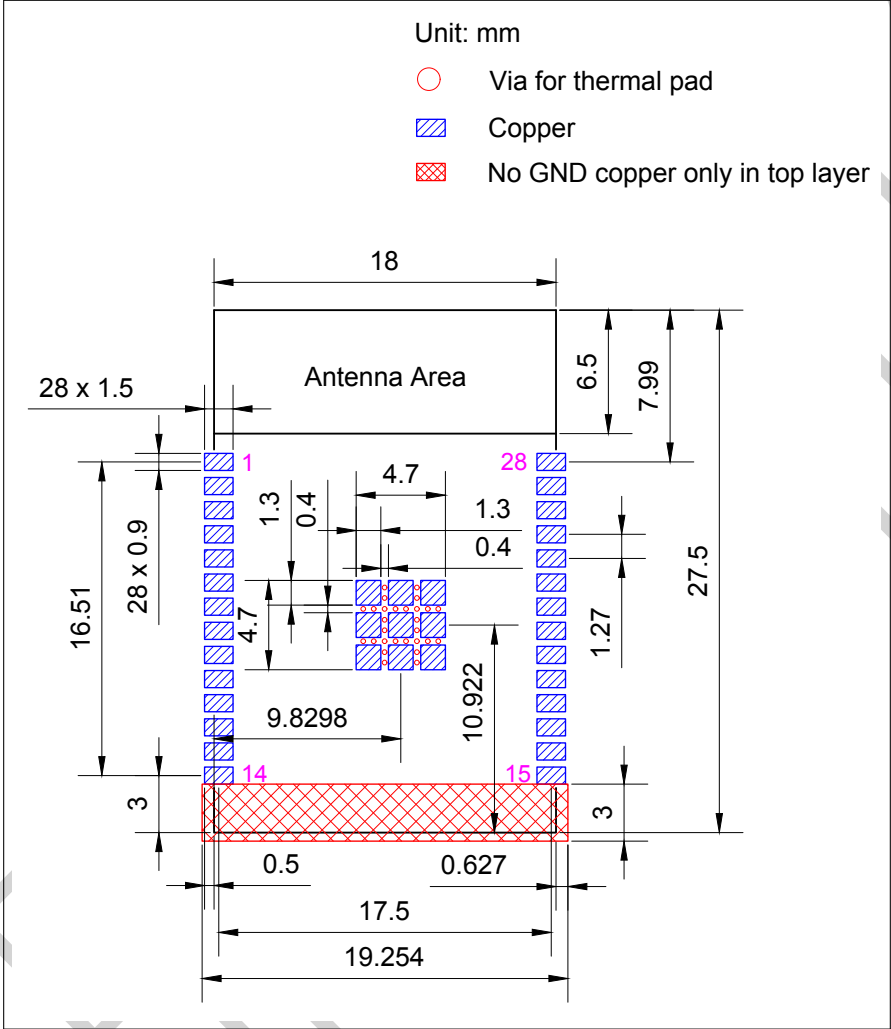


图 13: ESP32-C5-WROOM-1 推荐 PCB 封装图形

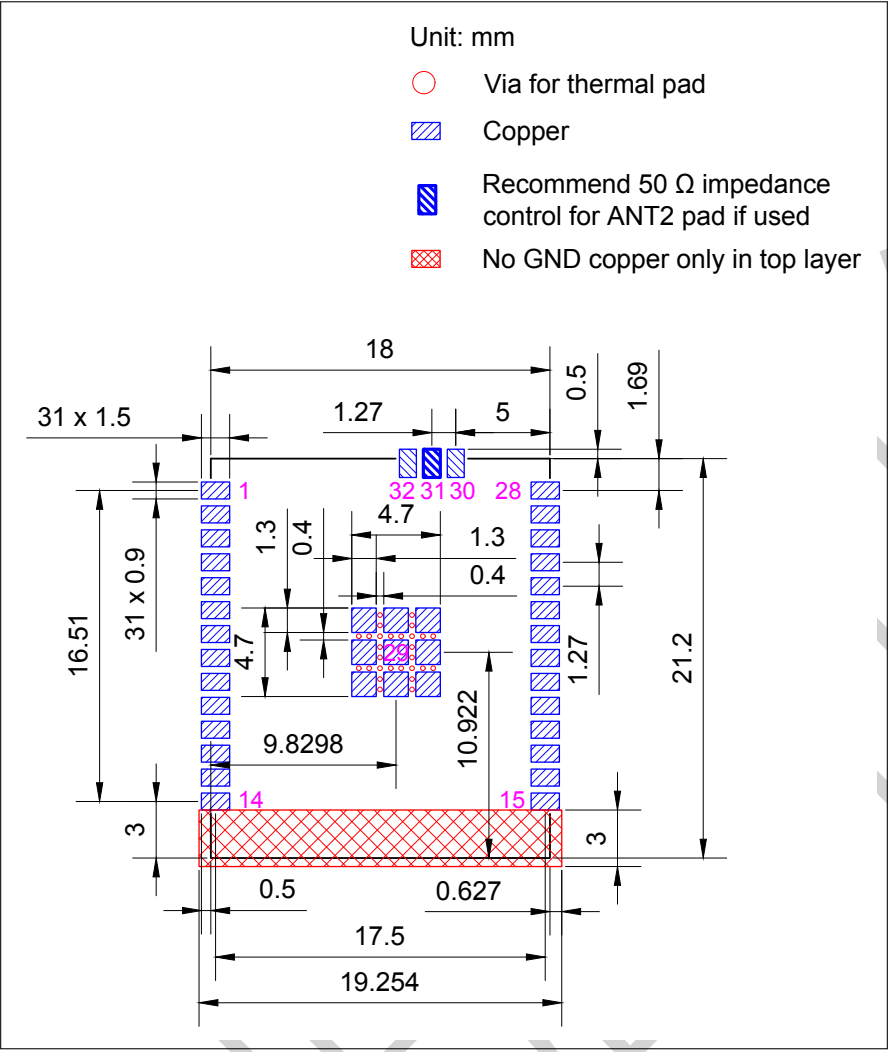


图 14: ESP32-C5-WROOM-1U 推荐 PCB 封装图形

11 产品处理

11.1 存储条件

密封在防潮袋 (MBB) 中的产品应储存在 $< 40\text{ }^{\circ}\text{C}/90\%\text{RH}$ 的非冷凝大气环境中。

模组的潮湿敏感度等级 MSL 为 3 级。

真空袋拆封后，在 $25\pm5\text{ }^{\circ}\text{C}$ 、 $60\%\text{RH}$ 下，必须在 168 小时内使用完毕，否则就需要烘烤后才能二次上线。

11.2 静电放电 (ESD)

- 人体放电模式 (HBM): $\pm 2000\text{ V}$
- 充电器件模式 (CDM): $\pm 500\text{ V}$

11.3 回流焊温度曲线

建议模组只过一次回流焊。

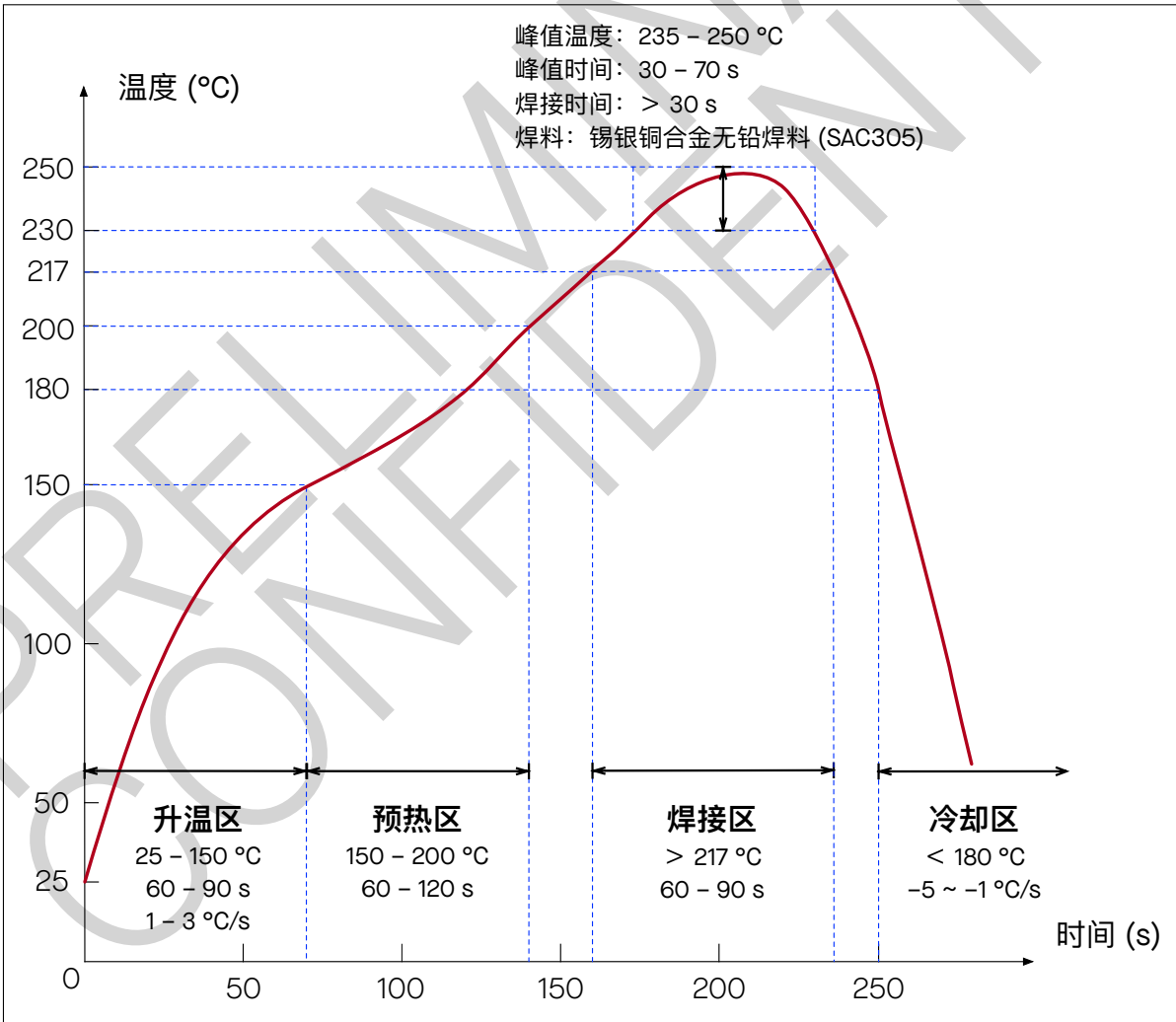


图 15: 回流焊温度曲线

11.4 超声波振动

请避免将乐鑫模组暴露于超声波焊接机或超声波清洗机等超声波设备的振动中。超声波设备的振动可能与模组内部的晶振产生共振，导致晶振故障甚至失灵，**进而致使模组无法工作或性能退化**。

修订历史

日期	版本	发布说明
2024-12-09	v0.2	- 全文新增 ESP32-C5-WROOM-1U 模组的相关信息 - 全文新增 SDIO 2.0 从机控制器相关信息
2024-07-17	v0.1	预发布



ESPRESSIF

免责声明和版权公告

本文档中的信息，包括供参考的 URL 地址，如有变更，恕不另行通知。

本文档可能引用了第三方的信息，所有引用的信息均为“按现状”提供，乐鑫不对信息的准确性、真实性做任何保证。

乐鑫不对本文档的内容做任何保证，包括内容的适销性、是否适用于特定用途，也不提供任何其他乐鑫提案、规格书或样品在他处提到的任何保证。

乐鑫不对本文档是否侵犯第三方权利做任何保证，也不对使用本文档内信息导致的任何侵犯知识产权的行为负责。本文档在此未以禁止反言或其他方式授予任何知识产权许可，不管是明示许可还是暗示许可。

Wi-Fi 联盟成员标志归 Wi-Fi 联盟所有。蓝牙标志是 Bluetooth SIG 的注册商标。

文档中提到的所有商标名称、商标和注册商标均属其各自所有者的财产，特此声明。

版权归 © 2024 乐鑫信息科技（上海）股份有限公司。保留所有权利。

www.espressif.com